



TRAVEO™ II (車載32bitマイコン)



NEXTY Advanced Technology Company

TRAVEO™ II のポートフォリオとアプリケーション

For Body ECU

Flash Memory Size	Pin Count						
	LQFP/TEQFP					BGA	
	64 Pin	80 Pin	100 Pin	144 Pin	176 Pin	272 Pin	320 Pin
8MB			High-End Cortex-M7			1024KB	1024KB
						1024KB	1024KB
4MB			768KB	768KB	768KB	768KB	
	512KB	512KB	512KB	512KB	512KB	Entry Cortex-M4	
2MB	256KB	256KB	256KB	256KB	256KB		
1MB	128KB	128KB	128KB	128KB	128KB		
512KB	64KB	64KB	64KB			Legend: RAM	

ボディエレクトロニクスプラットフォーム



コミュニケーションゲートウェイ



ボディコントロールモジュール



空調制御



ドアモジュール

For Cluster ECU

	Flash Memory Size	Pin Count						
		LQFP/TEQFP				BGA		
		144 Pin	176 Pin	208 Pin	216 Pin	272 Ball	327 Ball	500 Ball
Graphics MCU	6MB	High-End with Graphics Cortex-M7						768KB DDR
							768KB 4MB	
				512KB 2MB	512KB 2MB	512KB 2MB	512KB 2MB	
MCU	4MB		512KB -	512KB -			High-End Cortex-M7	
		512KB -	512KB -				Entry Cortex-M4	
	2MB	256KB -	256KB -					
							Legend: RAM VRAM	

クラスタープラットフォーム



サイズ & 解像度
Dual 8" to 12"
1920 x 1080



Dual 8" to 10.25"
1280 x 720



7.0" to 8.0"
1280 x 720



7.0"
800 x 480



3.5" to 4.2"
480 x 272



2.3" to 3.5"
320 x 240

- TRAVEO™ II はローエンドからハイエンドのボディ ECU をカバー
- MCUとしてはGraphicsに強いという希少価値提供。(クラスター、HUD)

TRAVEO™II の特徴

セキュリティ

Evita Full対応
HSM搭載、eSHE

アップデート

Dual Bank(RWW) により FOTA を実現

セーフティ

ISO26262のSEooCで安全機能を検討した製品でありASIL-B対応
機能安全文書の提供 セーフティマニュアル と FMEDA

コネクティビティ

CXPI Controller up to 20kbps ※JASO D015 3/6 準拠
1Gbps Ethernet AVB, CAN FD max 10ch up to 8Mbps

パフォーマンス

2x Arm CortexM7F 350MHz, 1500DMIPS
200DMIPS@160MHz M4F

グラフィックス/オーディオ

内蔵VRAMのみで720p 表示可能な高解像度グラフィックスサブシステム
Mixer, Stereo DAC※TVII C のみ

スケーラビリティ

メモリ容量バリエーション、パッケージラインアップ、製品性能
Max 8MB Embedded Flash with FOTA, 1MB RAM

低消費電力

高い電力効率と処理能力 85mA@160MHz
35uA (Typical) の待機電流を達成する Deep Sleep モード

TRAVEO™II のEcosystem

Document

- › User Manual
 - Technical Reference Manual (TRM)
 - Family Architecture
- › Data Sheet
- › Application Note
- › Sample driver Library presentation
- › Training
- › Video Library (Body and Cluster)

Software Support

- › AUTOSAR MCAL: R4.2.2, R4.4.0
 - MCAL (MCU, MEM, COM, IO Drivers)
 - STL (Core Test, Memory Test)
 - FEE (Flash EEPROM Emulation)
 - HSM Performance Library (Security)
- › Graphics Driver, Display Driver
- › Sample Driver Library (SDL)

Simulation Models

- › IBIS Model

Traveo II Debug Tool Partner

- › Green Hills Software
[MULTI Integrated Design Environment](#)
- › IAR Systems
[Embedded Work bench for Arm®](#)
- › Lauterbach
[PowerView and uTracer for Arm](#)
- › Dts Insight
[advice Development Environment](#)



Evaluation Board

- › Evaluation board
Infineon provide evaluation board. The Evaluation board has a CPU board and a Base board. The Base board is equipped with various transceivers and PMICs, and full debugging is possible immediately by connecting the CPU board.



- ❑ セキュリティ機能としてEvita Fullに対応。
- ❑ 車載機能トレンドであるアップデート機能(FOTA)に対応。
- ❑ 機能安全としてASIL-Bに対応。※ASIL-D対応の場合には、AURIXファミリーを検討候補。
- ❑ 豊富なエコシステム、AUTOSAR対応可能。
- ❑ コミュニケーションIFとして希少なCXPIに対応。



TRAVEO™II (車載32bitマイコン)



NEXTY Advanced
Technology Company

TRAVEO™II の製品ラインナップ

CYT2B6/2B7/2B9/2BL SERIES PRODUCT LINEUP

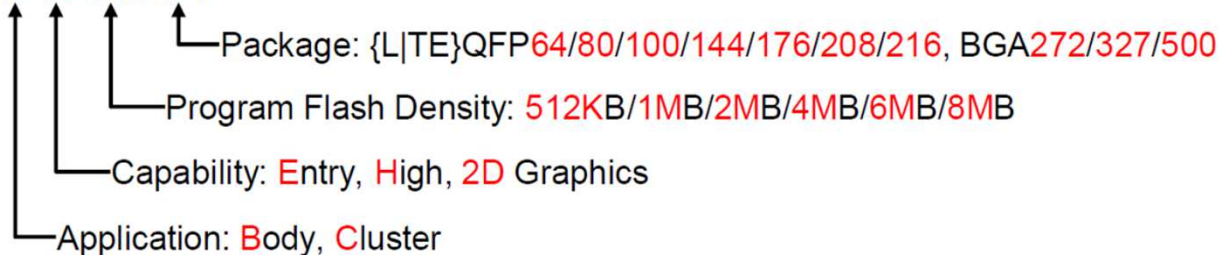
Product Name	CPU Freq. (MHz)	Power Supply (V)	Flash (Code + Work)	SRAM (KB)	12 bit ADC (ch) (3x unit (SAR))	CAN FD (ch)	CXPI (ch)	SCB (ch)	Security	Package
CYT2B63CA	80	2.7 to 5.5	512 + 64	64	22	3	-	6	eSHE&HSM	LQFP-64
CYT2B64CA					28	4		6		LQFP-80
CYT2B65CA					32	4		6		LQFP-100
CYT2B73CA	160	2.7 to 5.5	1088 + 96	128	22	5		7	eSHE&HSM	LQFP-64
CYT2B74CA					28	6		8		LQFP-80
CYT2B75CA					32	6		8		LQFP-100
CYT2B77CA					48	6		8		LQFP-144
CYT2B78CA					64	6		8		LQFP-176
CYT2B93CA	160	2.7 to 5.5	2112 + 128	256	27	5	2	7	eSHE&HSM	LQFP-64
CYT2B94CA					34	7	3	8		LQFP-80
CYT2B95CA					39	8	4	8		LQFP-100
CYT2B97CA					54	8	4	8		LQFP-144
CYT2B98CA					64	8	4	8		LQFP-176
CYT2BL3CA	160	2.7 to 5.5	4160 + 128	512	27	5	2	7	eSHE&HSM	LQFP-64
CYT2BL4CA					34	7	3	8		LQFP-80
CYT2BL5CA					39	8	4	8		LQFP-100
CYT2BL7CA					54	8	4	8		LQFP-144
CYT2BL8CA					64	8	4	8		LQFP-176

CYT4BB/4BF PRODUCT SERIES LINEUP

Product Name	CPU Freq. (MHz)	Power Supply (V)	Flash (Code + Work)	RAM	12 bit ADC (ch)	CAN FD (ch)	SCB (ch)	LIN (ch)	Ethernet (ch)	FlexRay (unit)	eMMC (ch)	Security	Package
CYT4BB5CE	2x250	IO:2.7 to 5.5 High Speed I/O: 2.7 to 3.6 Core: 1.05 to 1.15	4096 + 256	768	72	8	11	16	1	N/A	1	eSHE & HSM	TEQFP-100
CYT4BB7CE					64		10	12					TEQFP-144
CYT4BB8CE					54		10	12					TEQFP-176
CYT4BBBCE					39		9	9					BGA-272
CYT4BF8CD	2x350		8384 + 256	1024	81	10	10	17	1	1			TEQFP-176
CYT4BFBCH					96		11	20	2				BGA-272
CYT4BFCCH					96		11	20	2				BGA-320

TRAVEO™II の命名規則

TVII-B-E-1M-64



詳細は以下URLをご参照願います。

<https://www.cypress.com/products/cypress-traveo-ii-32-bit-arm-automotive-microcontrollers-mcus>